PAT-NO:

JP403038354A

DOCUMENT-IDENTIFIER:

JP 03038354 A

TITLE:

CONNECTING STRUCTURE OF LEAD WIRE OF THERMAL

HEAD ARRAY

PUBN-DATE:

February 19, 1991

INVENTOR-INFORMATION:

NAME

TOYOSAWA, TAKESHI NAKAYAMA, SHOJI MITSUKI, MAKOTO

ASSIGNEE-INFORMATION:

NAME

GRAPHTEC CORP

COUNTRY

N/A

APPL-NO:

JP01171983

APPL-DATE:

July 5, 1989

INT-CL (IPC): B41J002/345

US-CL-CURRENT: 347/200

ABSTRACT:

PURPOSE: To obtain the connecting structure of a lead wire whereby the

electric resistance of said lead wire is made small and the resistance value

becomes uniform by arranging a flexible substrate for the power source

between two bus bars, and connecting the wiring pattern at the front surface of

said flexible substrate from said first bus bar and the wiring pattern at the

rear surface of said flexible substrate from said second bus bar respectively

via a conductive rubber.

CONSTITUTION: A flexible substrate 16 at the source side is pressed by a

pressing metal 20 so that the wiring pattern on the rear surface of the substrate 16 is connected to the wiring pattern on the front surface of

thermal head substrate 18. The wiring pattern on the front surface of

09/16/2003, EAST Version: 1.04.0000

flexible substrate 16 includes one connected to a contact point 71 via a first bus bar 11 and one connected to the wiring pattern on the rear surface

bus bar 11 and one connected to the wiring pattern on the rear surface of the

flexible substrate 16 via a through-hole. The wiring pattern on the rear

surface of the substrate 16 includes one connected to the wiring pattern on the

thermal head substrate 18 and one connected to a contact point 72 via a second

bus bar 12. The bus bar 11, 12 are made of a copper plate, thereby reducing

the electric resistance. Moreover, the bus bar and flexible substrate and the

flexible substrate and thermal head substrate can be connected positively by

the pressing metal 20.

COPYRIGHT: (C) 1991, JPO&Japio

09/16/2003, EAST Version: 1.04.0000

®日本国特許庁(JP)

⑩ 特 許 出 願 公 開

@ 公 開 特 許 公 報 (A) 平3-38354

30Int.Cl.5

識別記号

庁内整理番号

码公開 平成3年(1991)2月19日

B 41 J 2/345

B 41 J 3/20 7810-2C

113 B

審査請求 未請求 請求項の数 1 (全6頁)

サーマルヘッドアレイの導線接続構造 49発明の名称

> 頭 平1-171983 の特

> > 武

冶

頭 平1(1989)7月5日 20出

700発明 者 豊 澤 東京都品川区西品川3-19-6 グラフテック株式会社内

@発 明 中 山 昌 者

東京都品川区西品川3-19-6 グラフテック株式会社内 東京都品川区西品川3-19-6 グラフテック株式会社内

三ッ木 誠 @発 明

東京都品川区西品川3-19-6

グラフテツク株式会社 の出 願 人 弁理士 高橋 友二 四代 理 人

外1名

明細書、

1. 発明の名称

サーマルヘッドアレイの導線接続構造

特許請求の範囲

感熱記録紙に接触し、この感熱記録紙との間の 相対運動の方向に対し直角な方向に発熱体である 複数のサーマルヘッドが配列されて構成されたサ ーマルヘッドアレイのうちの任意のサーマルヘッ ドを発熱させるため外部からの導線を当該サーマ ルヘッドアレイに接続するサーマルヘッドアレイ の導線接続構造において、

サーマルヘッドアレイと、該サーマルヘッドア レイの電源側導線上の逆流を阻止するための逆流 阻止用ダイオードを配列したダイオードアレイと、 該サーマルヘッドアレイの接地側の導線の内の任 意の導線を選択し選択した導線を接地と接続する 制御回路と、上記ダイオードアレイ及び上記制御 回路からの外部への接続線の配線パターンとをセ ラミック基板上に構成する手段、

上記ダイオードアレイからの配線パターンに接

触しこの配線パターンの配線を外部回路に接続す る配線パターンが形成された電源側フレキシブル

上記制御回路からの配線パターンに接触しこの 配線パターンの配線を外部回路に接続する配線パ ターンが形成された接地側フレキシブル基板、

上記電源側フレキシブル基板の表面の配線パタ - ンに導電性ゴムを介して接続される第1のバス バー、

上記電源側フレキシブル基板の裏面の配線パタ ーンに導電性ゴムを介して接続される第2のパス バー、

上記第1のパスパー、導電性ゴム、上記フレキ シブル基板、導電性ゴム、上記第2のバスバーを この順に重ねて圧接し、上記フレキシブル基板の 裏面を上記セラミック基板の表面に圧接する手段、

を備えたことを特徴とするサーマルヘッドアレ イの導線接続構造。

発明の詳細な説明

[産業上の利用分野]

この発明は感熱記録装置に使用するサーマルへ ッドアレイの導線接続構造に関するものである。 [従来の技術]

5.0

始めにサーマルヘッドアレイの使用方法について説明する。第3図はサーマルヘッドアレイの使用方法を示す投続図で、図において(1)はサーマルヘッドアレイ、(2)はシフトレジスタ、(3)はラッチ、(4)はドライバ、(5)は直流電源、(7)はスイッチ、(8-1)、(8-2)・・・はそれぞれ逆流阻止用ダイオード、(9-1)、(9-2)・・・(10-1)、(10-2)・・・はそれぞれ金線を使用したワイヤボンド、(70)、(71)、(72)はそれぞれスイッチ(7)の接点である。

なお逆流阻止用ダイオード(8-1),(8-2) ・・・を 総称してダイオードアレイ(8) とし、シフトレジ スタ(2) , ラッチ(3) , ドライバ(4) を総称して 制御回路(6) とする。

またシフトレジスタ(2) にはデータ入力線、クロック信号線が、ラッチ(3) にはロード信号線が、ドライバ(4) にはストローブ線がそれぞれ接続されているが、図面ではこれらの線は省略している。

同様に (D1) だけがオン状態となっている場合に、スイッチ (7) が切り換わり、接点 (70)と接点 (72)とが接続された場合、電流はダイオード (8-2),ワイヤボンド (9-2),サーマルヘッドアレイ (1) の (R2) の部分、ワイヤボンド (10-1)と流れ、今度は (R2) の部分が加熱され、 (R2) の部分が接触する記録紙の対応する部分に記録が行われる。

多くの場合、ダイオードアレイ(8) , ワイヤボンド(9-1),(9-2)・・・(10-1),(10-2)・・・・(これらはワイヤボンドではなく配線パターンで構成される場合もあるが) , サーマルヘッドアレイ(1) , 制御回路(6) は、同一のセラミック基板上に構成される。

第4図, 第5図, 第6図は、それぞれ従来の電源側の導線接続構造を示す図で、(40)はコネクタ、(41)は導線、(51)、(52)はそれぞれバスバー、(61)、(62)はそれぞれ架橋した導線を示す。

第4図に示す構造は、ダイオードアレイ(8)を複数の群に分割し、各群ごとにコネクタ(40)と薄線(41)とを設けたものであり、各ダイオードのアノード関連線は、第3図に示す接点(71)に到るものと接点(72)に到るものとの2本の線にまとめることができるので、各コネクタ(40)と各導線(41)とは2本の線に対応したもので構成されている。

第5 図に示す構造は、接点(71),(72)からの線に対応して2本のバスバー(51),(52)を設け、ダイオードアレイ(8)の各ダイオードのアノードをパスパー(51)又は(52)に接続している。

第6図に示す構造は、第4図に示す構造と同様にダイオードアレイ(8)を複数の群に分割し、各群間を導線(61)、(62)で架橋し、何れかの群(複数または単数)に対しては第4図に示すような導線(41)、コネクタ(40)を介して接続したものである。

[発明が解決しようとする課題]

上記のような従来のサーマルヘッドアレイの導 線接続構造は以上のように構成されているが、サ ーマルヘッドアレイ (1) のサーマルヘッド教が多くなり全長が長くなるにつれて、環境温度の変化による伸縮の影響が大きくなり、この影響を対けるため第4 図、第6 図に示す構造は、ダイオードアレイ (8) や制御回路 (6) を複数の群に分割に行うとしている。この点から見れば、第5 図に示すバスバー方式では、環境温度の変化による伸縮の影響が大きくなり、且つ半田付け箇所も多く必要となるという問題がある。

また第4図に示す構造では、フレキシブル基板の上に多数のコネクタ(40)を設ける必要があり、コネクタ(40)の接触を確実に保つことが困難になるという問題がある。

更に第6図に示す構造では、コネクタ(40)の数は減少できるが、架橋する導線(61)、(62)を半田付けする必要があり、このため半田付け工数が多くなるという問題がある。

また従来のいずれの構造においても、各接点(7 1)、(72)から各ダイオードに到るまでの電気抵抗 が比較的大きく、且つダイオードの位置により抵 抗値が同じにならないという問題があり、電気抵抗が大きいことはサーマルヘッドにかかる電圧が小さくなってしまい、抵抗値が不同であることは各サーマルヘッドにかかる電圧が同じにならず印字の濃度にばらつきが生じる等の問題点があった。

この発明はかかる課題を解決するためになされたもので、各接点(71),(72)から各ダイオードに到る導線の電気抵抗を比較的小さくでき、且つ全ダイオードを通じて抵抗値が均一となるようなサーマルヘッドアレイの導線接続構造を得ることを目的としている。

[課題を解決するための手段]

この発明にかかるサーマルヘッドアレイの導線接続構造は、接点(71)からの電流を通す平板状の第1のバスバーと、接点(72)からの電流を通が平板状の第2のバスバーとを設け、この2枚のバスバーの間に電源側フレキシブル基板の表面の配線パターンへは第1のバスバーから接続することとし、裏面の配線パターンへは第2のバスバーから

接続することとした。

[作用]

バスパーと導電性ゴムの抵抗値は比較的小さいので、各ダイオードに均一な電圧を供給することができ、パスパーとフレキシブル基板との間の接続は導電性ゴムの圧接によって行えるので、製造工数を低減することが可能となる。

[実施例]

以下、この発明の実施例を図面を用いて説明する。第1図はこの発明の一実施例を示す斜視図で、図において第3図と同一符号は同一又は相当部分を示し、(11)、(12)、(13)はそれぞれ導電性平板で形成されたバスバーで、(11)を第1のバスバー、(12)を第2のバスバー、(13)を第3のバスバーとする。(14)、(15)はそれぞれ薄電性ゴム、(16)、(17)はそれぞれフレキシブル基板で、(16)を電源のレキシブル基板、(17)を接地側フレキシブル基板とする。(18)はセラミック基板で構成されたサーマルヘッド基板、(19)は放無板である。

また制御回路(6)を構成する制御回路IC(制御回路と同一符号を付すこととする)とダイオードアレイ(8)とは、複数に分割されているが、第1団はその一部だけを示す。

第1図に示すように放無板(19)が設けられたたけラミック質のサーマルへッド基板(18)の上にサーマルへッドアレイ(1) , 制御回路IC(6) , ダイオードアレイ(8) 及びこれらの間の配路 I C (6) から接地側フレキシブル基板(17)のとまるではサーマルへっち接続用ランドを形成し、クロモを統用ランドを任後するようにしても良い、を発売用ランドを任後するようにした検続用ランドを任後するようにしたのというには、からは、19)の表面に投続用ランドを任後するようにした検続用ランドを任後するようにしたを発売の出来を発売している。

第2図は第1図に示す実施例の部分断面図で、 電源側フレキシブル基板(16)上の配線パターン を接点(71)、(72)に接続する部分の構造を示す図 であり、図において第1図と同一符号は同一部分 を示し、 (20)は押さえ金具、 (21) はねじを示し、 このねじはバスバー (11), (12)を相互に短絡させ ることのないように構成されている。

なお第1図においては、図面を簡略化するために第2図に示す押さえ金具(20)、ねじ(21)及び電源関フレキシブル基板(16)の裏面に接触する連電性ゴム(15)を省略しているが、第2図に示す構造と同様であり、電源関フレキシブル基板(16)の裏面の配線パターンがサーマルヘッド基板(18)の表面の配線パターンに接続するように、押さえ金具(20)で圧接している。

フレキシブル基板(16)の表面上の配線パターシには、第1のパスパー(11)を経て接点(71)に接続されるものと、スルホールを経て裏面の配線パターンに接続されるものとがあり、裏面上の配線パターンには、サーマルヘッド基板(18)上の配線パターンに接続されるものと、第2のバスパー(12)を経て接点(72)に接続されるものとがある・バスパー(11)、(12)は銅板で形成することによって電気抵抗を小さくしており、押さえ金具(20)

によりバスバーとフレキシブル基板及びフレキシブル基板とサーマルヘッド基板と間の接触を、確実に行うこのができるようにしている。

以上は電源側についてだけ説明しているが、接地側にも第1図に示すようにバスバー(13)と導電性ゴム(15)とを設けることによって接地抵抗を低下させることができる。

[発明の効果]

この発明は以上説明したように、サーマルヘッドアレイの導線接続構造において、簡単な構造で 導電抵抗を低下させながら確実な接触を行うことができ、部品数を減らして製作工数を低減させる ことができると共に、印字の品質を向上させることができる等の効果がある。

4. 図面の簡単な説明

第1図はこの発明の一実施例を示す斜視図、第 2図はその部分断面図、第3図はサーマルヘッド アレイの一例を示す接続図、第4図~第6図はそれぞれ従来の構造を示す図。

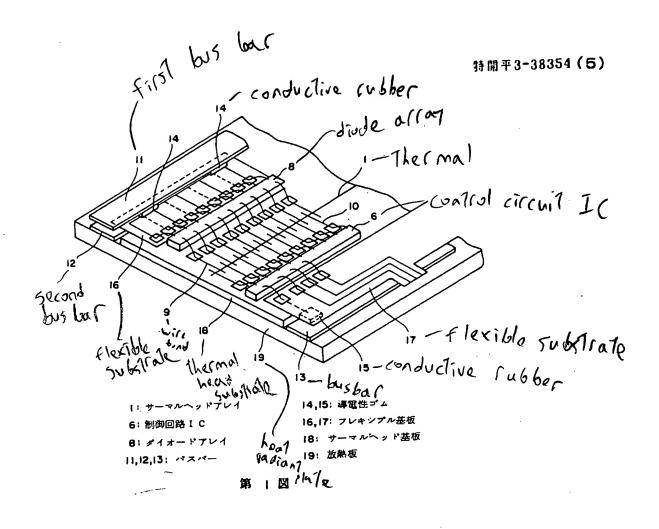
(1) はサーマルヘッドアレイ、(6) は例御回路 1 C、(8) はダイオードアレイ、(9-1),(9-2)・・・ (10-1),(10-2)・・・ はそれぞれ配線パターン、(11) は第 1 のバスバー、(12)は第 2 のバスバー、(14)・ (15) はそれぞれ導電性ゴム、(16) は電源側フレキシブル基板、(17) は接地側フレキシブル基板、(18) はサーマルヘッド基板、(20)は押さえ金具。

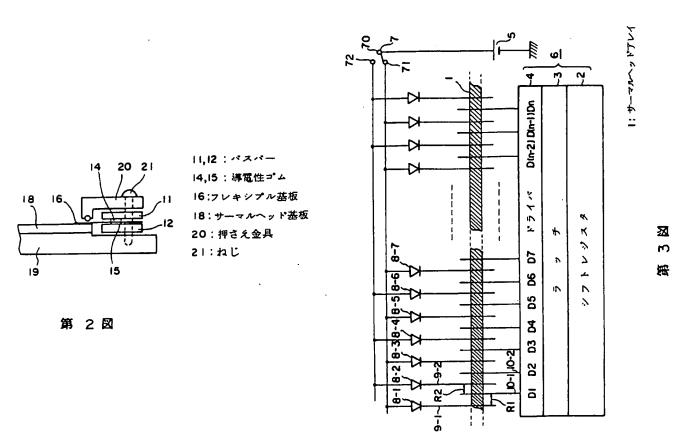
なお、各図中同一符号は同一または相当部分を

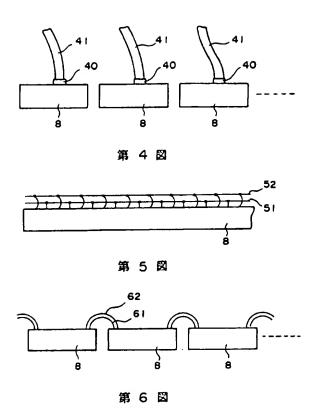
示すものとする。

代理人 井理士 高橋友









فأست دري